

ASIC商談発生～開発までの流れ

1. ASIC商談発生：
ご要求仕様の確認、量産までのスケジュール・量産数量の確認 等
仕様作成に関してはコンサルティングも可能です。
2. 当社にて、ASIC仕様までの上流設計を行います。
同時にAssembly仕様、Package手配、Testing仕様等の作成を行います。
3. RTL 以降のレイアウトや最終検証設計は、ツール費用を抑えるため当社提携先の
デザインハウスにて開発を行います。
4. 試作 MPW (Multi Project Wafer)、 MLM (Multi Layer Mask)
5. 量産用Mask開発
Full Mask作成
Waferテスト用治具 および プログラム作成
PKG 試験治具 およびプログラム作成
ES作成納品